



Timing diagram for the 74VHC04 hex inverters. The diagram shows the relationship between the input signal A, the output of the first inverter B, and the output of the second inverter C. A dashed yellow box encloses the inverters. The input A is a square wave. B is the inverted version of A, showing a propagation delay. C is the inverted version of B, showing a double propagation delay. The signal levels are marked as 0V, 1.5V, and 2.5V. The output levels are marked as 0, 4, 8, 10, 12, and 16. The diagram is labeled 'ODL' on the left and '74VHC04' at the top.

ALDAIR B. DA SILVA
ENG. ELETRICISTA
CREA:RN191081017-7

QUITOU(A):	ENGENHEIRO(A) RESPONSÁVEL:	PROPRIETÁRIO:
------------	----------------------------	---------------



NOME DO EMPREGADO		DESCRIÇÃO	
DEPARTAMENTO		ELET	
TÍTULO DE GESTÃO DA REDE FÍSICA			
O DO PRODUTO:		FRANQUIA:	
D): REFORMA E AMPLIAÇÃO DE JOÃO SOARES		4/04	
PRECÇO DO SERVIÇO		FISCAL:	
A. A. ADM. TITO. S/N. MONTE CASTELO		UNICIDADAS	
O DO BENEFÍCIO		REVISÃO:	
MADAS DE USO GERAL		REVISÃO: 01	
CEP:	ZONA:		
RESNIA - PI	URBANA		
ENDENHO:	FASE:	DATA:	REVISÃO:
	DE EMPREGADO	15/05/2003	